

OFERTA DE EMPLEO FERIA 2025

2025eko AZOKAko LAN ESKAINTZA

CÓDIGO EMPRESA/ ENPRESA KODEA CÓDIGO PUESTO/ LANPOSTU KODEA	8.19.08
--	---------

DATOS Y REQUISITOS DE LA OFERTA / ESKAINTZAREN DATU ETA ESKAKIZUNAK

Nombre del puesto/ Postuaren izena	Ingenieros/as FPGAs Equipos Electrónicos
Descripción del puesto/ Postuaren deskribapena	<p>Qué harás:</p> <p>Formarás parte del equipo multidisciplinar (hardware, software y mecánica) que desarrolla los equipos usados para probar la electrónica de control y mecanismos de sistemas de apuntamiento de antenas, acoplamientos y anclajes robóticos, sistemas de enfoque y de escaneo de telescopios, entre otros. Coordinando y llevando a cabo las siguientes tareas:</p> <ul style="list-style-type: none"> • Definir requisitos para la especificación detallada de la FPGA • Definición de la arquitectura de la FPGA • Codificación mediante reglas de diseño • Verificación por medio de simulaciones mediante testbenches • Validación mediante pruebas hardware • Realizar comprobaciones de cobertura de código • Realizar síntesis, implementación y generación del bitstream • Implementación place and route • Automatizar los procesos previos a través de scripts • Redactar la documentación asociada • Asistencia a revisiones con el cliente <p>Qué esperamos de ti:</p> <ul style="list-style-type: none"> • Formación en Ingeniería electrónica, industrial o telecomunicaciones. • Nivel alto de inglés. • Al menos 3 años de experiencia en la posición ofertada. • Experiencia en lenguajes de diseño hardware (VHDL/Verilog). • Conocimiento de entornos de desarrollo para diseño de FPGAs (Modelsim, Vivado, etc.), síntesis (Synplify, Vivado) y place & route (Liberu, Vivado). • Experiencia coordinando equipos de desarrollo <p>Valorables conocimientos en:</p> <ul style="list-style-type: none"> • Conocimientos de Robótica, sensores y motores • Buses de comunicación serie: RS-232/485/422, USB, SPI, I2C, Modbus, Visa, CAN bus o similares • Automatización de procesos • Test unitarios, integración y desarrollo continuo • Herramientas de control de versiones de código y seguimiento de BUGs • Desarrollo Ágil como Scrum • Diseñar hardware digital y analógico: diseño esquemático, puesta en marcha y prueba de prototipos.

	<ul style="list-style-type: none"> • Manejo y uso de Instrumentos de medida de laboratorio • Desarrollo de FPGAs siguiendo DO-254 o standards de seguridad similares • Conocimiento de normativas (ECSS, IPC, MIL,...) • Conocimientos en algunas de las siguientes herramientas: <ul style="list-style-type: none"> - FPGA development tools (HDL designer, Xilinx Vivado IDE, Altera Quartus IDE). - Script languages (Python, TCL, Bash) - Herramienta de control de versiones Git. - Herramientas de gestión de tareas como JIRA, Redmine o ECLIPSE
Población / Herria	Bizkaia

REQUISITOS DEL PUESTO / LANPOSTUAREN BETEKIZUNAK

Nivel académico / Ikasketa maila	Seleccione un nivel Grado Universitario Opcional: seleccionar otra		
Título académico/Titulu akademikoa	Ingeniería electrónica, industrial o telecomunicaciones.		
Formación complementaria (Especialidad, postgrados, másteres,...) /Heziketa gehigarria (Especialitatea, graduondokoak...)			
Requiere experiencia en el puesto / Lanpostuan esperientzia izatea eskatzen du	Sí <input checked="" type="checkbox"/> No <input type="checkbox"/>	Años de experiencia / Esperientzia urteak	3 AÑOS

IDIOMAS / HIZKUNTZAK

Idioma/ Hizkuntza	Nivel / Maila
Inglés técnico	Nivel alto

COMPETENCIAS DIGITALES / GAITASUN DIGITALAK

Herramienta / Tresna	Observaciones / Oharrak

COMPETENCIAS / HABILIDADES – GAITASUNAK /TREBETASUNAK
