



## OFERTA DE EMPLEO FERIA PICE

NOMBRE EMPRESA 20.2

### DATOS Y REQUISITOS DE LA OFERTA

<b>Nombre del puesto</b>	Ingeniero/a test Electrónico
<b>Breve descripción del puesto</b>	Dentro del equipo de Ingeniería, se encargará de diseñar HW y SW de test para la validación repetitiva de placas electrónicas.
<b>Lugar del centro de trabajo</b>	Donostia-San Sebastián

#### REQUISITOS DEL PUESTO

<b>Nivel académico</b>	Grado		
<b>Título académico</b>	Ingeniería de Telecomunicación o Electrónica		
<b>Formación complementaria (Especialidad, postgrados, másteres,...)</b>			
<b>Requiere experiencia en el puesto</b>	Sí <input type="checkbox"/>	No <input type="checkbox"/>	<b>Años de experiencia</b>

#### IDIOMAS

Idioma	Nivel
Inglés	Nivel avanzado

#### EXPERIENCIA

- DFT (Design for test) y validación de placas electrónicas.
- Diseño de HW de test para fabricación en serie.
- Programación en Labview.
- Test Boundary Scan.

#### COMPETENCIAS / HABILIDADES

- Innovación/Creatividad.
- Orientación al cliente.
- Afán de logro.
- Gestión de recursos.
- Capacidad de trabajo en equipo.